

■博士課程 論文発表会プログラム【平成29年3月修了】

【電力】 期日：平成28年12月26日(月) 会場：西8号館10階大会議室						
	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
1	9:00 ~ 10:30	尾田 善彦	電気電子	千葉明		極低硫黄化と高Si化による電磁鋼板の高性能化に関する研究
2	10:45 ~ 12:15	岡崎 佑平	電気電子	赤木 泰文		モジュラー・マルチレベル・カスケード間接交流/交流変換システムを用いた高圧交流電動機の可変速駆動
3	13:20 ~ 14:50	Sochor Paul Lukas	電気電子	赤木泰文		Study of Modular Multilevel Cascade Inverters for Utility-Scale Photovoltaic Systems(大規模太陽光発電システム応用のためのモジュラー・マルチレベル・カスケード変換器の研究)
4	15:05 ~ 16:35	萬年 智介	電気電子	藤田英明		小型化と長寿命化を目的とした三相アクティブフィルタの詳細回路モデルに基づく解析と制御法の研究

【波動】 期日：平成28年12月21日(水) 会場：南3号館第1会議室(201号室)						
	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
1	16:20 ~ 17:50	田島 卓郎	電気電子	広川 二郎	安藤 真	Study of hollow aperture antennas using axial post-wall laminated substrates for terahertz wireless communications (テラヘルツ無線通信のための軸方向ポスト壁積層誘電体を用いた中空開口アンテナの研究)

【波動】 期日：平成28年12月26日(月) 会場：南9号館第605号室						
	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
2	13:00 ~ 14:30	林 侑介	電気電子工学	西山 伸彦	荒井 滋久	Study of III-V/Si Hybrid Photonic Active Devices using Plasma Activated Bonding (プラズマ活性化接合を用いたIII-V/Siハイブリッドアクティブデバイスの研究)
3	14:45 ~ 16:15	平谷 拓生	電気電子工学	荒井 滋久	西山 伸彦	Study of Membrane Distributed-Reflector Lasers for On-chip Optical Interconnection (チップ上光配線に向けた薄膜分布反射型レーザに関する研究)

【波動】 期日：平成29年1月6日(金) 会場：南9号館第605号室						
	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
4	10:45 ~ 12:15	三浦 謙悟	電気電子工学	水本 哲弥		シリコン導波路波長選択スイッチに関する研究

【波動】 期日：平成28年12月19日(月) 会場：南3号館第1会議室(201号室)						
	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
5	17:00 ~ 18:30	Yu Tao	電気電子	阪口 啓	安藤 真	Design of Networked Control System using Distributed Wireless Sensors (分散型無線センサを用いたネットワーク制御システムに関する研究)

【物性】 期日：平成29年 1月 5日(木) 会場：電気・情報系第1会議室(大岡山南3号館2階201号室)

	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
1	13:00 ~ 14:30	梅原猛	電子物理工学	山田明		Characterization and design of high efficiency wide-bandgap Ag(In,Ga)Se ₂ solar cells (高効率・広バンドギャップAg(In,Ga)Se ₂ 太陽電池の開発)
2	14:40 ~ 16:10	奥田光伸	電子物理工学	中川茂樹		スピントランスポールによる磁壁駆動を用いた磁性細線メモリの記録・再生制御に関する研究

【デバイスG】 期日：平成29年 1月4日(水) 会場：南9号館6階会議室(S9-605号室)

	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
1	15:00 ~ 16:30	長谷川淳一	電子物理工学	波多野睦子	小寺哲夫	Investigation of the influence of crystal defects and interface traps on SiC power device characteristics(SiCパワーデバイスの特性に結晶欠陥や界面準位が与える影響の解明)

【回路】 期日：平成28年12月21日(水) 会場：電気・情報系会議室(大岡山南9号館6階605号室)

	発表時刻	発表者	所属専攻	主指導教員	副指導教員	論文題目
1	16:00 ~ 17:30	Aravind Tharayil Narayanan	電子物理工学	岡田健一	松澤昭	A Study of Low-Jitter CMOS Clock Generator (CMOS集積回路による低ジッタクロック発生器の研究)
2	17:30 ~ 19:00	Yang Dongsheng	電子物理工学	岡田健一	松澤昭	A Study of Synthesizable Phase-Locked Loop for Clock Generation